

[french](#)
[publish](#)

OVI40 V1.8 UI - Assemblage

OVI40 UI V1.7 Documentation

128/5000 **Les documents UI V1.7 sont à titre informatif seulement** . Veuillez utiliser de préférence les documents V1.8 pour l'assemblage d'une platine OVI40 ui V1.8.

- [OVI40 UI V1.7 schéma de circuit](#)
- [UI V1.7 position des composants - dessous de PCB](#)
- [UI V1.7 position des composants - dessus de PCB](#)

Les fichiers PDF contenant la position des composants permettent la recherche avec Acrobat Reader etc. Cela permet de trouver rapidement l'emplacement des composants connaissant leur nom. Les différences entre V1.7 et V1.8 sont minimales. Les fichiers PDF V1.7 peuvent être utilisés pour assembler une platine OVI40 UI.


OVI40 UI V1.8 Documentation

- [OVI40 UI V1.8 schéma de circuit](#)
- [OVI40 UI V1.8 BOM - liste des composants](#)
- [BOM de Francois F4HTX avec des informations supplémentaire](#)


OVI40 UI V1.8 - contenu du kit

Le kit contient le PCB UI V1.8, tous les composants nécessaires (triés dans des petits sacs) ainsi que une liste expliquant quel petit sac contient quels composants. Le LCD display est livré assemblé et testé.




 Petits sacs avec les composants (Foto: DL8EBD)



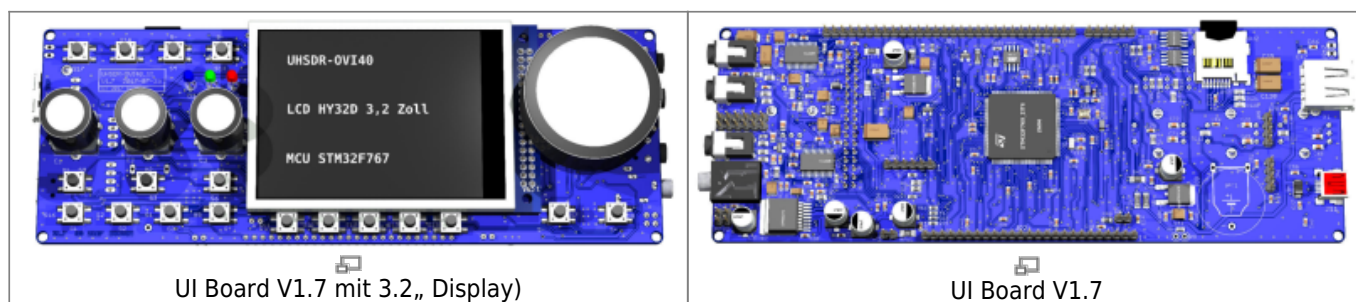
 UI V1.8 PCB (Foto: DL8EBD)



 Display board (Foto: DL8EBD)

Assemblage

Die Bilder geben einen Eindruck, wie ein fertiges V1.8 UI Board aussieht. Achtung: gezeigt wird das V1.7 mit etwas kleinerem Display : Les images si-dessous donnent une idée du modul OVI40 UI V1.8 assemblé. Attention: les photos montrent la V1.7 - presque pareille à la V 1.8:



Lisez d'abord le document "errata" attentivement!

Attention: lisez d'abord le fichier V1.8 [errata](#) avant de commencer l'assemblage.

Numéros de code sur les circuits intégrés ("Device Markings")

Il n'y a pas de place pour mettre un numéro de composant complet sur les petits semi-conducteurs. Certains composants sont marqués avec un seul code. Signification des codes pour les composants utilisés:

Typ	Device Mark	Schematic	Purpose
LP5907_Q1	LLVB	IC3	LDO 3.3 V
BAV70	A4	D5, D6	Diode
BC857B	3F	T3	Transistor
BAS85	Ring = Cathode	D7 - D9	Diode

MCU STM32 "Pin 1" où est-ce qu'il se trouve?

Veuillez noter la position „Pin 1” correct du microcontrôleur STM32. Ce MCU semble avoir 2 marques „Pin 1”, dont une seule est correcte! Si vous voyez imprimé le texte sur la MCU dans le bon sens, le Pin 1 est en bas à gauche (voir photo).



Orientation correcte TXCO & MCU (photo DF9EH)

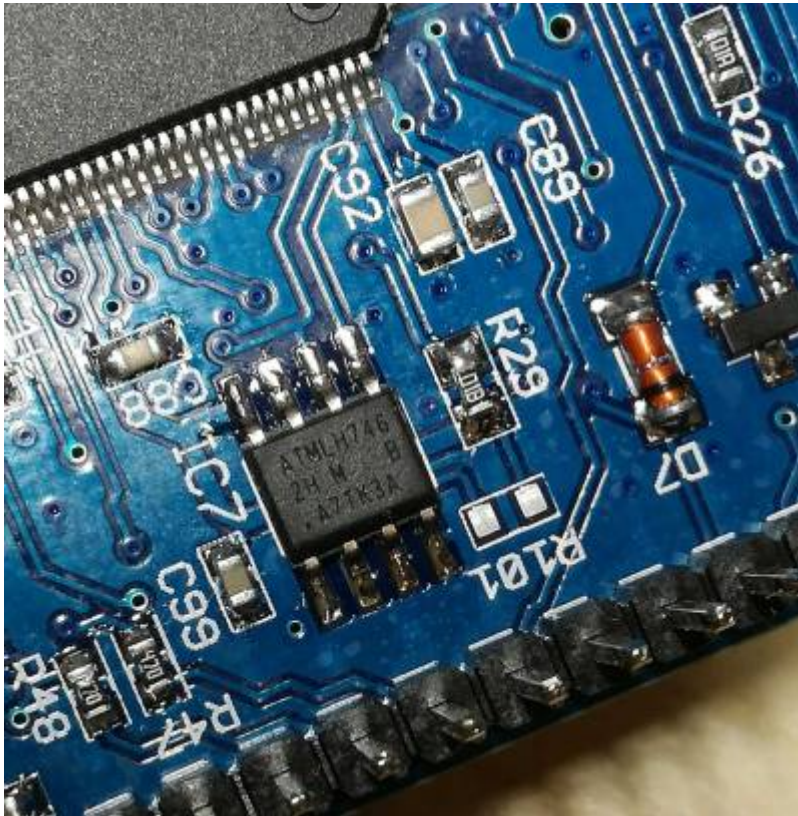
STM32F76X_ZIT vs. STM32H743ZIT6

Le kit est livré avec le MCU STM32F76X_ZIT („F7“). Le STM32H743ZIT6 („H7“) vient de sortir sur le marché et peut être utilisé à la place du F7 dans l'avenir. Il est pour le moment **recommandé** d'utiliser le F7 inclus dans le kit. Raison: Le H7 MCU n'est pas encore soutenu par UHSDR - cela est en cours de planification, mais va encore prendre du temps pour la réalisation.

Comparaison des MCUs:

	mcHF:	OVI40:	OVI40 - future:
	STM32F407VET6	STM32F767ZIT6	STM32H743ZIT6
Flash[kB]	500	2048	2048
RAM [kB]	192	512	1024
Takt[MHz]	168	216	400
FPU	single	double	double
Pins	100	144	144
DMIPS	210	462	856

Orientation de IC7 - EEPROM



Position correcte du EEPROM IC7 (photo DF9EH)

Le Pin est clairement visible sur la photo. A noter que le coté du IC7 avec les pins 1..4 est légèrement biseauté. Voir aussi [ce document](#)



IC7 vu de près

La position du R101 sur le PCB **doit rester vide** si le EEPROM AT24CM02 R101 - fournit avec le kit - est utilisé.

Évitez le court-circuit avec le support de batterie

Le PCB OVI40 UI est très minituarisé - dans certains endroits les composants sont donc très proches les uns des autres. Une des broches du support de batterie **doit impérativement** être raccourcie avant l'assemblage - elle ne doit pas du tout dépasser le niveau du PCB. Cette broche doit être raccourcit **avant** de la souder:



Court-circuit possible, à éviter (photo DF9EH)

Orientation des condensateurs électrolytiques et tantals

Observez l'orientation correcte des condensateurs tantals et des condensateurs électrolytiques. Le marquage de ces composants est expliqué [http://elektroniktutor.de/bauteilkunde/c_smdcod.htmlici].

Installation des touches S7 et S8

S7 et S8 peuvent être installés dans 2 positions différentes:

- * „style mcHF”: S7 et S8 **pas** au même niveau que les touches de fonction sous l'écran LCD, mais légèrement plus haut
- * „style OVI40”: S7 et S8 au même niveau que les touches de fonction sous l'écran LCD

Le „style OVI40” est fortement recommandé.

Laissez vide IC9 et IC11

IC9 (SPI FRAM) et IC11 (SPI FLASH) sont réservé pour des extensions futures. A laisser vide pour l'instant.

Device Electronic Signature

STM32F76xxx

- 0x111: STM32F767 and STM32F777 LQFP208 and TFBGA216 package
- 0x110: STM32F769 and STM32F779 LQFP208 and TFBGA216 package
- 0x101: STM32F767 and STM32F777 LQFP176 package
- 0x100: STM32F769 and STM32F779 LQFP176 package
- 0x011: WLCSP180 package
- 0x010: LQFP144 package
- 0x001: LQFP100 package
- 0x000: Reserved

STM32H7x3 MCUs:

- 0000: LQFP100 (STM32H7x3)
- 0010: TQFP144 (STM32H7x3)
- 0101: TQFP176/UFPGA176 (STM32H7x3)
- 1000: LQFP208/TFBGA240 (STM32H7x3)

Modifications

Modification temporaire: Mettre une résistance parallèle à C94

Symptôme: En mode veille la consommation de courant de la MCU de la batterie lithium „back-up” est trop élevée. Pour éviter cela mettez une résistance parallèle à C94. Veuillez essayer 56 kOhm comme valeur d'abord. Si le MCU ne démarre pas correctement („boot”) il faut augmenter la valeur de la résistance encore. Par ailleurs cet solution se retrouve aussi dans le Disco F746.

Changer la luminosité des LED

Avec les résistances fournis avec le kit, les LED sont très brillantes. Pour une lumière plus agréable DF9EH a réduit les valeurs des résistances:

* R36 à 22.6k (D1 vert) * R37 à 6.8k (D2 rouge) * R116 à 6.8k (D3 bleu)

From:

<https://www.amateurfunk-sulingen.de/wiki/> - Afu - Wiki des DARC OV Sulingen I40

Permanent link:

<https://www.amateurfunk-sulingen.de/wiki/doku.php?id=fr:ovi40build:uiboardbuild&rev=1519064455>

Last update: **19.02.2018 18:20**

